《堆叠封装下封装体外形尺寸》
团体标准编制说明(征求意见稿)

堆叠封装下封装体外形尺寸标准工作组

2021 年 8 月 4 日

一、工作简况

1. 任务来源、起草单位、起草人

由于先进封装技术更新换代快、产品多样化，先进封装技术的国内标准尚未形成体系。本课题选择堆叠封装下封装体研究和制定外形尺寸等自主标准，建立相应的标准体系，对提升我省集成电路封装企业竞争力，抢占发展制高点，实现产业可持续发展，都具有重要和积极的意义。华进牵头邀请国内封测行业单位向江苏省半导体行业协会申请立项，编制《堆叠封装下封装体外形尺寸》团体标准。

本标准起草单位：华进半导体封装先导技术研发中心有限公司、中国电子科技集团公司第五十八研究所、华天科技（昆山）电子有限公司、苏州晶方半导体科技股份有限公司、通富微电子股份有限公司、江苏长电科技股份有限公司、国家集成电路封测产业链技术创新战略联盟。

本标准主要起草人：

团体标准工作组成员名单及分工			
姓名	单位	任职部门	组内分工
孙鹏	华进半导体封装先导技术研发中心有限公司	研发部	组长，统筹协调，标准修改
金国庆	华进半导体封装先导技术研发中心有限公司	封装事业部	数据收集整理，标准对比
黄玉龙	华进半导体封装先导技术研发中心有限公司	封装事业部	数据收集整理，标准对比
张云	华进半导体封装先导技术研发中心有限公司	封装事业部	试验数据分析、标准文稿编写
王瑞娟	华进半导体封装先导技术研发中心有限公司	质量部	标准格式标准化、编写组内联络
吉勇	中电科技 58 研究所	封装事业部	试验数据分析、标准文稿编写
马书英	华天科技（昆山）电子有限公司	研发部	试验数据分析、标准文稿编写
王琦	苏州晶方半导体科技股份有限	研发部	试验数据分析、标准文稿编写

	公司		
李晨	通富微电子股份有限公司	研发部	试验数据分析、标准文稿编写
林耀剑	江苏长电科技股份有限公司	研发部	试验数据分析、标准文稿编写

起草人分别负责标准技术资料查询、收集及对比，检测方法的验证比对，样品检测及数据整理，标准文本及编制说明的起草、撰写，行业内征求意见，组织标准的初审讨论会及标准报送等。

2. 简要起草过程

2.1 江苏省半导体行业协会对制定《堆叠封装下封装体外形尺寸》团体标准的具体工作进行了认真研究，确定了总体工作方案，于2021年4月30日组建工作组，召开启动会议，组建了由华进半导体封装先导技术研发中心有限公司、中国电子科技集团公司第五十八研究所、华天科技（昆山）电子有限公司、苏州晶方半导体科技股份有限公司、通富微电子股份有限公司、江苏长电科技股份有限公司、国家集成电路封测产业链技术创新战略联盟。组成的团体标准起草工作小组。

2.2 起草小组针对本标准的制定，在行业内进行了前期调研，查看了现有国家标准《GB 7581-87 半导体分立器件外形尺寸尺寸和公差 尺寸标注》及JEDEC《JEDEC DESIGN GUIDE 4.18》等多项国内外标准,对我国集成电路封测行业内堆叠封装下封装体外形尺寸进行了梳理，并提出了标准适用范围、定义、分类和封装结构代码。对这些封装类型，收集了国外标准进行分析比对分析，制定了符合我国集成电路封测行业实际情况的相关指标，于2021年6月1日形成《堆叠封装下封装体外形尺寸》第一稿。

2.3 2021年6月18日，起草小组经过征求意见和专业人员修改后，形成了《堆叠封装下封装体外形尺寸》初稿；2021年8月20日，项目小组召开全体会议，逐一讨论标准内容，对各编写单位提出的意见进行讨论，经修改形成了《堆叠封装下封装体外形尺寸》征求意见稿。

二、编制标准的意义和必要性

集成电路封装是集成电路产业链中的重要一环，决定了产品的最终形态，因此在外形尺寸、电性能、可靠性等方面需要众多的标准加以规范。在我国集成电路产业规模快速增长，国际地位不断提高的情况下，相关的标准却长期缺失，矛盾随处显现。我国至今已发布的集成电路国家与行业标准不足百项，其中又很少涉及集成电路封装，仅限于定义引线框架规格等封装材料方面的标准。

国内封装企业在实际生产中，传统封装主要参照 SEMI、JEDEC 等国际行业组织标准、或者按照客户要求进行加工。近年来随着数码产品、移动通讯和手持设备的迅速崛起，对集成电路产品提出了体积更小、功耗更低、功能更强、可靠性更高的要求。一批以晶圆级封装（WLCSP）、倒装芯片球栅阵列封装（FCBGA）、系统级封装（SIP）、扇出封装（Fan-out）等为代表的、适应新一代整机产品的新型封装形式不断涌现，并统称为先进封装。由于缺乏自主标准以及部分先进封装产品缺乏国际标准，制约了产品的开发、认证及产业化的进展，业界对建立和形成自主标准体系的期盼日益强烈。

在国家重大科技专项支持下，我省封装企业近年来实现跨越式发展，江阴长电、通富微电、华天科技（昆山）、华润安盛、苏州晶方、华进半导体等一批骨干封装企业，其规模与产能在国内排名前列，其中长电科技、通富微电和华天科技等 3 家封测企业进入 2020 年全球 TOP10，技术水平国内领先、国际先进，部分领域已达国际领先水平。由于先进封装技术更新换代快、产品多样化，这一领域的国际（包括国际组织）标准尚未形成体系。本课题选择先进封装领域，研究和制定自主标准，建立相应的标准体系，对提升我省集成电路封装企业竞争力，抢占发展制高点，实现产业可持续发展，都具有重要和积极的意义。

《国务院关于印发深化标准化工作改革方案的通知》，提出鼓励制订能够推动行业发展、产业支撑、市场需要的团体标准，确立了团体标准的地位。江苏半导体行业协会协同我省集成电路封装骨干企业，以先进封装领域为重点，构建标准化体系框架，完善标准化工作的相关制度，制定一批产品与技术标准，宣传推广团体标准，总结提升团体标准的实施效果。通过试点项目，将进一步促进我国先进封装产品质量及整体技术水平的提升，发挥对集成电路产业发展的支撑作用；加强与相关国际标准化组织的合作，促进与国际标准的接轨，推进我国集成电路封装标准化改革的进程。

三、标准编制的原则（本标准制定过程中参照的主要标准等）

1. 以科学、系统、规范为原则

本标准编制遵循 科学性、系统性、适用性、规范性 的原则,以我国集成电路封装骨干企业的产品实际生产情况和实验数据为依据，经过科学研究而制定；注重标准的可操作性和通用性，在标准结构上严格按照我国《GB/T 1.1-2009标准化》标准，并参考和引用了多项国内标准，在内容上尽可能与国际通行标准接轨。

2. 遵循国家标准，与国际标准接轨

本标准在制定过程中，参考了国内外《GB 7581-87 半导体分立器件外形尺寸 尺寸和公差》、《GB/T 1182 产品几何技术规范（GPS） 几何公差形状、方向、位置和跳动公差标注》、《GB/T 1182 产品几何技术规范（GPS） 几何公差形状、方向、位置和跳动公差标注》、《GB/T4457.4 机械制图 图样画法 图线》、《GB/T4458.4 机械制图 尺寸注法》、《GB/T17451 技术制图 图样画法 视图》、《SJ/Z 9021.3 半导体器件的机械标准化 第3部分：集成电路外形尺寸绘制总则》和《JEDEC DESIGN GUIDE 4.18-WLBGA 美国电子器件工程联合委员会WLBGA设计指南第4部分第18节 尺寸标注》，力求使本标准科学合理，以适应产品国内外销售的需求，对项目设置和指标进行认真研究，优化指标的设置，为我国集成电路封测行业相关产品研发提供封装类型的规范和依据。

四、各项指标的确定和依据说明

1. 堆叠封装简要介绍

PoP 的底部可容纳纳逻辑器件，这种封装的底面可以处理高引脚数，要求器件采用微小的焊球间距。PoP 的顶部可容纳存储器件或器件叠层。由于存储器件一般要求引脚数较低，可以通过周边阵列来处理，即在两个封装体互连的封装边缘处。随着国内集成电路封测业的快速发展，省内多家骨干封测企业已具备堆叠封装量产能力，封装技术处于国际先进水平。

目前，编制小组经查阅，尚无发现堆叠封装外形尺寸相关国内外标准，此标准尚属空白。

2. 本标准的主要技术内容说明

本标准按照我国堆叠封装下封装体外形尺寸封装的实际情况制定，综合考虑了主要生产企业的现行规范。本标准的主要技术内容说明如下：

2.1 范围

标准的范围规定为：本文件规定了堆叠封装(PoP)上封装的外形尺寸。

本文件适用于堆叠封装(PoP)上封装的成品尺寸检验和封装设计。标准详细说明了封装结构及相关尺寸和检验要求。

2.2 术语和定义

堆叠封装 Package On Package (PoP) ：一种由 2 个封装器件组成的封装结构，其中上封装的锡球直接焊接在下封装的上表面

2.3 尺寸和公差

本标准结合我国集成电路封测企业的实际生产情况，依据《SJ/Z 9021.3》制定外形图尺寸符号定义，依据《GB/T 1182》制定形位公差标注符号及方法，依据《GB/T 1958》制定形位公差。

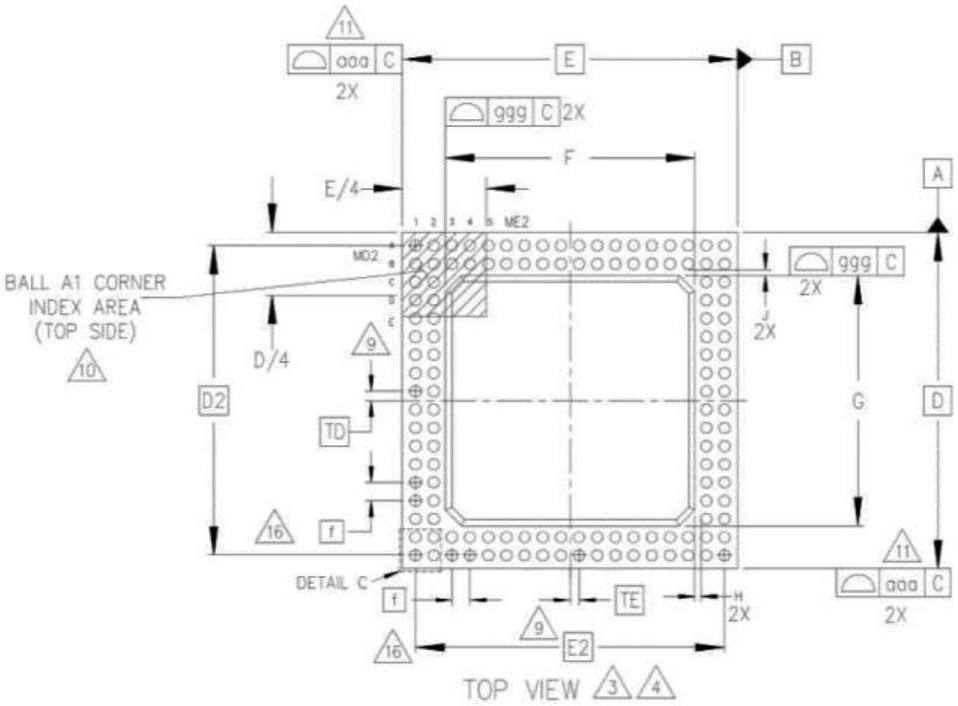
表1 尺寸符号和定义

编号	名称	符号
01	产品的厚度	A
02	球的高度	A1
03	倒装芯片和基板的厚度	A2
04	基板和锡球的厚度	A4
05	倒装芯片的厚度	A5
06	产品Y方向的尺寸	D
07	产品X方向的尺寸	E
08	Y方向焊球间距	D1
09	X方向焊球间距	E1
10	倒装芯片 Y方向的尺寸	F
11	倒装芯片 X方向的尺寸	G
12	X方向焊球与芯片之间的距离	J
13	Y方向焊球与芯片之间的距离	H
14	最中心焊球到产品中心的距离(Y方向)	SD
15	最中心焊球到产品中心的距离(X方向)	SE
16	球之间的间距	e
17	球之间的间距	f
18	面轮廓度	aaa
19	平行度	bbb

编号	名称	符号
20	平行度	ccc
21	面轮廓度	ddd
22	面轮廓度	ggg
23	位置度	eee
24	位置度	fff
25	位置度	kkk
26	位置度	mmm
27	共面性	c
28	长宽尺寸	DxE
29	最多球的数量	N
30	最中心球到基准的距离	S

2.4 产品外形图

外形图制图视图、图线及尺寸注法分别按 GB/T17451、GB/T4457.4、GB/T4458.4 的规定，堆叠封装下封装上视图(图 1)，堆叠封装下封装下视图(图 2)，堆叠封装下封装侧视图(图 3)



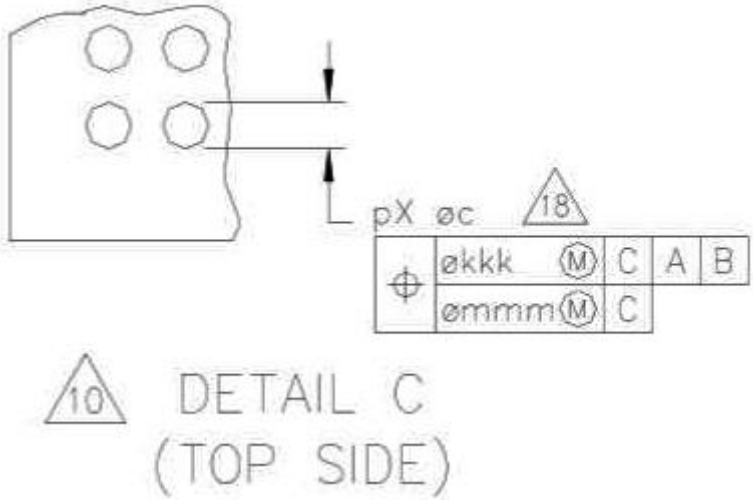


图1　堆叠封装下封装上视图

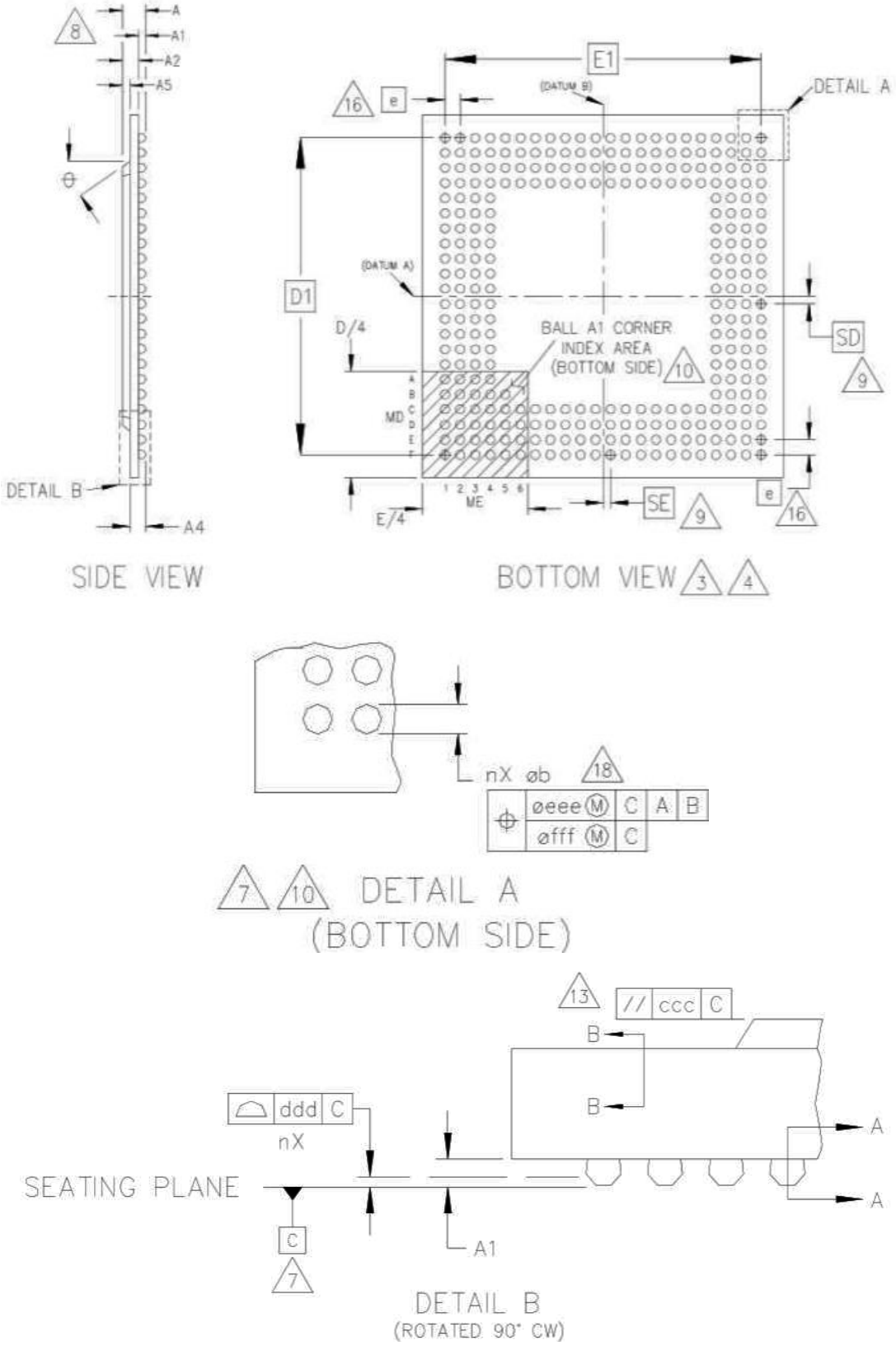


图 2 堆叠封装下封装下视图

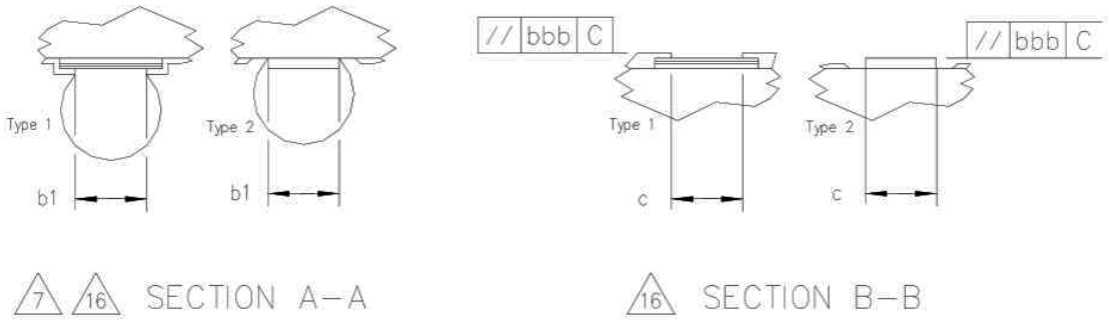


图 3 堆叠封装下封装侧视图

2.4.1 堆叠封装下封装尺寸

本标准的尺寸参数主要参考我国集成电路封测企业实际生产情况，依据《GB/T17451》、《GB/T4457.4》、《GB/T4458.4》标准制定外形图制图视图、图线及尺寸注法。

表 2　0.80 毫米焊球间距 PoP 下封装最大矩阵尺寸

单位：豪米

DXE	e = 0.80			
	MDL X MEL	N	S	D1 X E1
8.00	9	81	0.00	6.40
9.00	10	100	0.40	7.20
10.00	12	144	0.40	8.80
11.00	13	169	0.00	9.60
12.00	14	196	0.40	10.40
13.00	15	225	0.00	11.20
14.00	17	289	0.00	12.80
15.00	18	324	0.40	13.60
16.00	19	361	0.00	14.40
17.00	20	400	0.40	15.20
18.00	22	484	0.40	16.80
19.00	23	529	0.00	17.60
20.00	24	576	0.40	18.40
21.00	25	625	0.00	19.20

表 3　0.65 毫米焊球间距 PoP 下封装最大矩阵尺寸

单位：豪米

DXE	e = 0.65			
	MDL X MEL	N	S	D1 X E1
8.00	11	121	0.00	6.5

DXE	e = 0.65			
9.00	13	169	0.00	7.8
10.00	14	196	0.325	8.45
11.00	16	256	0.325	9.75
12.00	17	289	0.00	10.40
13.00	19	361	0.00	11.70
14.00	20	400	0.325	12.35
15.00	22	484	0.325	13.65
16.00	23	529	0.00	14.30
17.00	25	625	0.00	15.60
18.00	27	729	0.00	16.90
19.00	28	784	0.325	17.55
20.00	30	900	0.325	18.85
21.00	31	961	0.00	19.50

表 4　0.5 毫米焊球间距 PoP 下封装最大矩阵尺寸

单位：豪米

DXE	e = 0.50			
	MDL X MEL	N	S	D1 X E1
8.00	11	121	0.00	6.5
9.00	13	169	0.00	7.8
10.00	14	196	0.325	8.45
11.00	16	256	0.325	9.75
12.00	17	289	0.00	10.40
13.00	19	361	0.00	11.70
14.00	20	400	0.325	12.35
15.00	22	484	0.325	13.65
16.00	23	529	0.00	14.30
17.00	25	625	0.00	15.60
18.00	27	729	0.00	16.90
19.00	28	784	0.325	17.55
20.00	30	900	0.325	18.85
21.00	31	961	0.00	19.50

表 5　0.4 毫米焊球间距 PoP 下封装最大矩阵尺寸

单位：豪米

DXE	e = 0.50			
	MDL X MEL	N	S	D1 X E1
8.00	18	324	0.20	6.80
9.00	21	441	0.00	8.00
10.00	23	529	0.00	8.80

DXE	e = 0.50			
11.00	26	676	0.20	10.00
12.00	28	784	0.20	10.80
13.00	31	961	0.00	12.00
14.00	33	1089	0.00	12.80
15.00	36	1296	0.20	14.00
16.00	38	1444	0.20	14.80
17.00	41	1681	0.00	16.00
18.00	43	1849	0.00	16.80
19.00	46	2116	0.20	18.00
20.00	48	2304	0.20	18.80
21.00	51	2601	0.00	20.00

表 6　PoP FBGA 上封装 0.8mm 焊球间距的最大球矩阵尺寸和 PoP FBGA 下封装 0.8mm 载体间距的最大载体矩阵尺寸

DXE	f = 0.80/ e = 0.80					
	R	MDU x MEU	N	S	D1 x E1	FxG MAX
		MD2 x ME2	P	T	D2 x E2	
8.00 x 8.00	1	9	32	0.000	6.40	5.55
9.00 x 9.00	1	10	36	0.400	7.20	6.35
10.00 x 10.00	1	12	44	0.400	8.80	7.95
11.00 x 11.00	1	13	48	0.000	9.60	8.75
12.00 x 12.00	1	14	52	0.400	10.40	9.55
13.00 x 13.00	1	15	56	0.000	11.20	10.35
14.00 x 14.00	1	17	64	0.000	12.80	11.95
15.00 x 15.00	1	18	68	0.400	13.60	12.75
16.00 x 16.00	1	19	72	0.000	14.40	13.55
17.00 x 17.00	1	20	76	0.400	15.20	14.35
18.00 x 18.00	1	22	84	0.400	16.80	15.95
19.00 x 19.00	1	23	88	0.000	17.60	16.75
20.00 x 20.00	1	24	92	0.400	18.40	17.55
21.00 x 21.00	1	25	96	0.000	19.20	18.35
10.00 x 10.00	2	12	80	0.400	8.80	6.35
11.00 x 11.00	2	13	88	0.000	9.60	7.15
12.00 x 12.00	2	14	96	0.400	10.40	7.95
13.00 x 13.00	2	15	104	0.000	11.20	8.75
14.00 x 14.00	2	17	120	0.000	12.80	10.35
15.00 x 15.00	2	18	128	0.400	13.60	11.15
16.00 x 16.00	2	19	136	0.000	14.40	11.95
17.00 x 17.00	2	20	144	0.400	15.20	12.75
18.00 x 18.00	2	22	160	0.400	16.80	14.35
19.00 x 19.00	2	23	168	0.000	17.60	15.15

DXE	f = 0.80/ e = 0.80					
20.00 x 20.00	2	24	176	0.400	18.40	15.95
21.00 x 21.00	2	25	184	0.000	19.20	16.75
10.00 x 10.00	3	12	108	0.400	8.80	5.55
11.00 x 11.00	3	13	120	0.000	9.60	6.35
12.00 x 12.00	3	14	132	0.400	10.40	7.15
13.00 x 13.00	3	15	144	0.000	11.20	7.95
14.00 x 14.00	3	17	168	0.000	12.80	9.55
15.00 x 15.00	3	18	180	0.400	13.60	10.35
16.00 x 16.00	3	19	192	0.000	14.40	11.15
17.00 x 17.00	3	20	204	0.400	15.20	11.95
18.00 x 18.00	3	22	228	0.400	16.80	13.55
19.00 x 19.00	3	23	240	0.000	17.60	14.35
20.00 x 20.00	3	24	252	0.400	18.40	15.15
21.00 x 21.00	3	25	264	0.000	19.20	15.95

表 7　PoP FBGA 上封装 0.65mm 焊球间距的最大球矩阵尺寸和 PoP FBGA 下封装 0.65mm 载体间距的最大载体矩阵尺寸

DXE	f = 0.65/ e = 0.65					
	R	MDU x MEU	N	S	D1 x E1	FxG MAX
		MD2 x ME2	P	T	D2 x E2	
8.00 x 8.00	1	11	40	0.000	6.5	5.70
9.00 x 9.00	1	13	48	0.000	7.8	7.00
10.00 x 10.00	1	14	52	0.325	8.45	7.65
11.00 x 11.00	1	16	60	0.325	9.75	8.95
12.00 x 12.00	1	18	68	0.325	11.05	10.25
13.00 x 13.00	1	19	72	0.000	11.70	10.90
14.00 x 14.00	1	21	80	0.000	13.00	12.20
15.00 x 15.00	1	22	84	0.325	13.65	12.85
16.00 x 16.00	1	24	92	0.325	14.95	14.15
17.00 x 17.00	1	25	96	0.000	15.60	15.45
18.00 x 18.00	1	27	104	0.000	16.90	16.10
19.00 x 19.00	1	28	108	0.325	17.55	16.75
20.00 x 20.00	1	30	116	0.325	18.85	18.05
21.00 x 21.00	1	32	124	0.325	20.15	19.35
10.00 x 10.00	2	14	96	0.325	8.45	6.35
11.00 x 11.00	2	16	112	0.325	9.75	7.65
12.00 x 12.00	2	18	128	0.325	11.05	8.95
13.00 x 13.00	2	19	136	0.000	11.70	9.60
14.00 x 14.00	2	21	152	0.000	13.00	10.90
15.00 x 15.00	2	22	160	0.325	13.65	11.55
16.00 x 16.00	2	24	176	0.325	14.95	12.85
17.00 x 17.00	2	25	188	0.000	15.60	14.15

DXE	f = 0.65/ e = 0.65					
18.00 x 18.00	2	27	200	0.000	16.90	14.80
19.00 x 19.00	2	28	208	0.325	17.55	15.45
20.00 x 20.00	2	30	224	0.325	18.85	16.75
21.00 x 21.00	2	32	240	0.325	20.15	18.05
10.00 x 10.00	3	14	132	0.325	8.45	5.05
11.00 x 11.00	3	16	156	0.325	9.75	6.35
12.00 x 12.00	3	18	180	0.325	11.05	7.65
13.00 x 13.00	3	19	192	0.000	11.70	8.30
14.00 x 14.00	3	21	216	0.000	13.00	9.60
15.00 x 15.00	3	22	228	0.325	13.65	10.25
16.00 x 16.00	3	24	252	0.325	14.95	11.55
17.00 x 17.00	3	25	276	0.000	15.60	12.85
18.00 x 18.00	3	27	288	0.000	16.90	13.50
19.00 x 19.00	3	28	300	0.325	17.55	14.15
20.00 x 20.00	3	30	324	0.325	18.85	15.45
21.00 x 21.00	3	32	348	0.325	20.15	16.75

表 8　PoP FBGA 上封装 0.5mm 焊球间距的最大球矩阵尺寸和 PoP FBGA 下封装 0.5mm 载体间距的最大载体矩阵尺寸

DXE	f = 0.50/ e = 0.50					
	R	MDU x MEU	N	S	D1 x E1	FxG MAX
		MD2 x ME2	P	T	D2 x E2	
8.00 x 8.00	1	15	56	0.000	7.00	6.30
9.00 x 9.00	1	17	64	0.000	8.00	7.30
10.00 x 10.00	1	19	72	0.000	9.00	8.30
11.00 x 11.00	1	21	80	0.000	10.00	9.30
12.00 x 12.00	1	23	88	0.000	11.00	10.30
13.00 x 13.00	1	25	96	0.000	12.00	11.30
14.00 x 14.00	1	27	104	0.000	13.00	12.30
15.00 x 15.00	1	29	112	0.000	14.00	13.30
16.00 x 16.00	1	31	120	0.000	15.00	14.30
17.00 x 17.00	1	33	128	0.000	16.00	15.30
18.00 x 18.00	1	35	136	0.000	17.00	16.30
19.00 x 19.00	1	37	144	0.000	18.00	17.30
20.00 x 20.00	1	39	152	0.000	19.00	18.30
21.00 x 21.00	1	41	160	0.000	20.00	19.30
10.00 x 10.00	2	19	136	0.000	9.00	7.30
11.00 x 11.00	2	21	152	0.000	10.00	8.30
12.00 x 12.00	2	23	168	0.000	11.00	9.30
13.00 x 13.00	2	25	184	0.000	12.00	10.30
14.00 x 14.00	2	27	200	0.000	13.00	11.30

DXE	f = 0.50/ e = 0.50					
15.00 x 15.00	2	29	216	0.000	14.00	12.30
16.00 x 16.00	2	31	232	0.000	15.00	13.30
17.00 x 17.00	2	33	248	0.000	16.00	14.30
18.00 x 18.00	2	35	264	0.000	17.00	15.30
19.00 x 19.00	2	37	280	0.000	18.00	16.30
20.00 x 20.00	2	39	296	0.000	19.00	17.30
21.00 x 21.00	2	41	312	0.000	20.00	18.30
10.00 x 10.00	3	19	192	0.000	9.00	6.30
11.00 x 11.00	3	21	216	0.000	10.00	7.30
12.00 x 12.00	3	23	240	0.000	11.00	8.30
13.00 x 13.00	3	25	264	0.000	12.00	9.30
14.00 x 14.00	3	27	288	0.000	13.00	10.30
15.00 x 15.00	3	29	312	0.000	14.00	11.30
16.00 x 16.00	3	31	336	0.000	15.00	12.30
17.00 x 17.00	3	33	360	0.000	16.00	13.30
18.00 x 18.00	3	35	384	0.000	17.00	14.30
19.00 x 19.00	3	37	408	0.000	18.00	15.30
20.00 x 20.00	3	39	432	0.000	19.00	16.30
21.00 x 21.00	3	41	456	0.000	20.00	17.30

表 9　PoP FBGA 上封装 0.4mm 焊球间距的最大球矩阵尺寸和 PoP FBGA 下封装 0.4mm 载体间距的最大载体矩阵尺寸

DXE	f = 0.50/ e = 0.50					
	R	MDU x MEU	N	S	D1 x E1	FxG MAX
		MD2 x ME2	P	T	D2 x E2	
8.00 x 8.00	1	19	72	0	7.2	6.55
9.00 x 9.00	1	21	80	0	8	7.35
10.00 x 10.00	1	24	88	0.2	9.2	8.55
11.00 x 11.00	1	26	100	0.2	10	9.35
12.00 x 12.00	1	29	108	0	11.2	10.55
13.00 x 13.00	1	31	120	0	12	11.35
14.00 x 14.00	1	34	128	0.2	13.2	12.55
15.00 x 15.00	1	36	140	0.2	14	13.35
16.00 x 16.00	1	38	148	0.2	14.8	14.15
17.00 x 17.00	1	41	160	0	16	15.35
18.00 x 18.00	1	43	168	0	16.8	16.15
19.00 x 19.00	1	46	180	0.2	18	17.35
20.00 x 20.00	1	48	188	0.2	18.8	18.15
21.00 x 21.00	1	51	200	0	20	19.35
8.00 x 8.00	2	19	136	0	7.2	5.75
9.00 x 9.00	2	21	152	0	8	6.55

DXE	f = 0.50/ e = 0.50					
10.00 x 10.00	2	24	176	0.2	9.2	7.75
11.00 x 11.00	2	26	192	0.2	10	8.55
12.00 x 12.00	2	29	216	0	11.2	9.75
13.00 x 13.00	2	31	232	0	12	10.55
14.00 x 14.00	2	34	256	0.2	13.2	11.75
15.00 x 15.00	2	36	272	0.2	14	12.55
16.00 x 16.00	2	38	288	0.2	14.8	13.35
17.00 x 17.00	2	41	312	0	16	14.55
18.00 x 18.00	2	43	328	0	16.8	15.35
19.00 x 19.00	2	46	352	0.2	18	16.55
20.00 x 20.00	2	48	368	0.2	18.8	17.35
21.00 x 21.00	2	51	392	0	20	18.55
8.00 x 8.00	3	19	192	0	7.2	4.95
9.00 x 9.00	3	21	216	0	8	5.75
10.00 x 10.00	3	24	252	0.2	9.2	6.95
11.00 x 11.00	3	26	276	0.2	10	7.75
12.00 x 12.00	3	29	312	0	11.2	8.95
13.00 x 13.00	3	31	336	0	12	9.75
14.00 x 14.00	3	34	372	0.2	13.2	10.95
15.00 x 15.00	3	36	396	0.2	14	11.75
16.00 x 16.00	3	38	420	0.2	14.8	12.55
17.00 x 17.00	3	41	456	0	16	13.75
18.00 x 18.00	3	43	480	0	16.8	14.55
19.00 x 19.00	3	46	516	0.2	18	15.75
20.00 x 20.00	3	48	540	0.2	18.8	16.55
21.00 x 21.00	3	51	576	0	20	17.75

五、采用国际标准和国外先进标准情况

国外集成电路封装领域标准主要由国际标准化组织（如IEC）和有关的行业协会（如SEMI、JEDEC、IPC等）推动制定的。国际电工委员会（IEC）下设SC47D（半导体器件机械外形标准化技术委员会），负责组织封装方面标准的制定和维护，其工作包括：封装机械外形图（包括尺寸和公差）、微电子器件外壳测量方法、组装、试验和老炼插座的标准化等，以保证器件的机械外形互换。

SC47D有两个工作组，一是WG1（封装外形）；负责外形图准则保证互换性、安装等，二是WG2（机械标准化的术语、定义、应用、程序和测试方法），负责协调和评审术语定义和设计指南。另外，建立外形图格式，尺寸和公差测量方法。

SC47D制定的IEC 60191系列封装标准共包括6个部分。TC47/SC47D的标准中的IEC 60191-2，即尺寸部分的内容更新最为频繁，从1966年至今已先后颁布二十几个版本，近年来，IEC针对表面安装器件封装陆续颁布了BGA、LGA、FBGA、FLGA、SOP、SOJ外形图、测量方法及设计指南。

IPC是位于美国伊利诺斯州班诺克本的一个国际性的行业运协会，IPC 从1959年起编制各类标准至今，已出版了近200种技术标准，技术规格和技术指南手册。IPC的技术标准在国际上被普遍推广和使用着。IPC是国际电工技术委员会（IEC）的成员之一。IPC封装标准类别涉及比较广泛，包括外形设计、封装技术、材料检验和应用指南等。IPC也开展了一些先进封装（如倒装芯片、焊球阵列、芯片级封装）的标准制定工作。

JEDEC 即联合电子器件工程委员会，是电子工业联合会（EIA）的主体，JEDEC关于半导体封装领域的标准化工作非常活跃，其发布的JEP95标准以注册方式收录不同类型的封装外形图，且每年都有许多公司和组织注册不少新的封装外形，目前JEP95所包含封装形式已超过五百种。除注册的封装外形图外，JEDEC还发布了各类封装形式的设计要求、引出端排列规则、以及相关的试验方法（如引线牢固性、可焊性、引线键合等）。

以上国际标准化组织涉及不同领域的标准，相互之间有部分交集，各成体系，目前国内封测行业参照较多的是JEDEC标准和TC47/SC47D标准，现行国际标准和我国标准中未包括《堆叠封装下封装外形尺寸》标准。

六、与现行相关法律、法规、规章及相关标准的协调性

本标准参考《GB/T 1.1-2009标准化》标准编制，标准具体技术指标和参数属首创，与现行法律、法规、规章无冲突之处。

七、标准实施建议

本标准为首次制定，新标准的实施将进一步保证产品质量，规范市场，促进贸易，引导行业健康快速发展。

八、其他需要说明的事项

无。